From: 8064986673

To: 00215712738300

Page: 14/18

Date: 2005/8/23 下午 02:32:38

第1頁,共2頁

Cite No. 2

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

09-015610

(43)Date of publication of application: 17.01.1997

(51)Int.CI.

Searching PAJ

G02F 1/1339 G02F 1/1335

(21)Application number: 07-165986

(71)Applicant: MATSUSHITA ELECTRIC IND CO LTD

(22)Date of filing:

30.06.1995 (72)lr

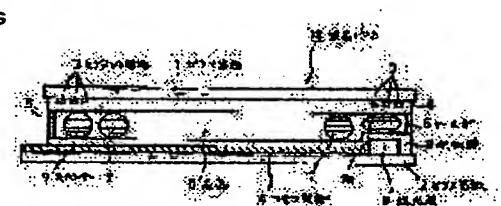
(72)Inventor: OKADA HIROYUKI
JIYOUTEN KAZUHIRO

MIYATA SHINICHI

(54) LIQUID CRYSTAL PANEL AND ITS PRODUCTION

(57)Abstract:

PURPOSE: To provide a liquid crystal panel with which the unequal brightness by the unequal gaps produced in the boundary parts between a liquid crystal panel display area and the light shielding layers on the peripheries is prevented and a process for producing the panel. CONSTITUTION: Spacers 7 interposed between the light shielding layers 9 and a substrate 1 are sealed and fixed in the state 7a that the spacers are compressed, by which the cell thickness from the panel display area near to the light shielding layers 9 is made approximately constant. The process for producing the liquid crystal panel is executed by subjecting the surfaces of the electrode patterns 3, 4 disposed in the panel display area of the substrates 1, 2 to an orientation treatment, then spraying the spacers 7, forming the light shielding layers 9 on the peripheries of the panel display area and further, executing a sealing resin curing stage sealing the liquid crystal panel 12 holding liquid crystals 8 dropped by a liquid crystal dropping method between these substrate 1 and 2 in the state that the liquid crystal holding surfaces of the substrates 1, 2 are pressurized to each other via the spacers 7, then sealing the spacers 7 interposed between the light shielding layers 9 and the substrate 1 in the state 7a of compressing these spacers.



LEGAL STATUS

[Date of request for examination] 07.10.1996

[Date of sending the examiner's decision of rejection] 07.09.1999

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3152587
[Date of registration] 26.01.2001
[Number of appeal against examiner's decision of 11-15909

rejection]

[Date of requesting appeal against examiner's decision 07.10.1999

of rejection]

[Date of extinction of right]

From: 8064986673 To: 00215712738300 Page: 15/18 Date: 2005/8/23 下午 02:32:38

第1頁,共1頁

(19)日本**区特**許庁(JP)

(12) 公開特許公報(A)

(11)特許出顧公開發导

特開平9-15610

(43)公開日 平成9年(1987)1月17日

審査部派 未開水 海界項の数3 OL (全 4 页)

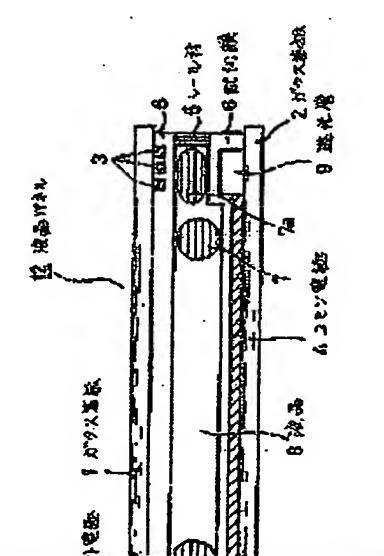
(21)出職留号 特顯平7-165936 (71) 出廢人 000005821 松下四器灌染株式会社 (22)出)日 平成7年(1995) 6月30日 大阪府門真市大字門真1006番號 (72) 発明音 岡田 裕之 大阪斯門其市大字門其1008番總 松下電路 应竞集式会社内 (72) 発明智 上天 一治 大阪府門其市大学門真1008番途 松下電路 定数铁式会社内 (72) 発明者 宮田 核一 大阪府門真市大字門以1006番地 松下電祭 内的全方法还重 (74)代理人 非理士 松村 博

(54) 【発明の名称】 液晶パネルおよびその製造方法

(57)【嬰約】 〈修正有〉

【目的】 液晶パネル表示エリアとその周辺の遮光圏との境界部に発生するギャップムラによる超度ムラを防止した液晶パネルおよびその製造方法を提供する。

【構成】 連光層9と基板1の間に介在するスペーサー7が圧縮された状態7 a でシール間定され、パネル表示エリアから遮光層9 近傍までのセル厚みが略一定とする。液晶パネルの製造方法は、基板1.2のパネル表示エリアに設けた電極パターン3,4上に配向処理を施した後、スペーサー7を散布すると共に、パネル表示エリア周辺に連光層9を形成し、更にこれら基板1.2間に液晶滴下工法により適下した液晶8を狭停した液晶パネル12をシールするシール樹脂硬化工程を、基板1.2の液晶染締面がスペーサー7を介して相互に加圧された状態下で行い、進光層9と垂板1の間に介在するスペーサ



ー ? ま年館 / か投鍵 ? g でシー しせ え PAGE 15/18 " RCVD AT 8/23/2005 2:37:29 AM [Eastern Daylight Time] * SVR:USPTO-EFXRF-6/24 * DNIS:2738300 * CSID:8064986673 * DURATION (mm-ss):16-22

Date: 2005/8/23 下午 02:32:39

第1頁,共1頁

(2)

Page: 16/18

特開平9-15610

1

【特許請求の範囲】

【請求項1】 芸板のパネル表示エリアに設けられた管 極パターンと、前記パネル表示エリア超辺に形成された 越光層と、これらパネル表示エリアおよび越光層にわた って散布されたスペーサーと、前記華板間に液晶滴下工 法により適下した液晶を鋏持した液晶パネルであって、 前記遮光層と芸板の間に介在する前記スペーサーが圧縮 された状態でシール固定され、パネル表示エリアから越 光層近傍までのセル厚みが略一定であることを特徴とす る滅晶パネル。

【語求項2】 基板のパネル表示エリアに設けた電極パターン上に配向処理を施した後、スペーサーを散布すると共に、前記パネル表示エリア国辺に遮光層を形成し、原にこれら基板間に液屋満下工法により滴下した波晶を挟持した液晶パネルをシールするシール樹脂硬化工程を、前記基板の液晶狭持面が前記スペーサーを介して相互に加圧された状態下で行い、前記遮光層と基板の間に介在する前記スペーサーを圧縮した状態でシールすることを特徴とする液晶パネルの製造方法。

【
間求項3 】 シール樹脂が紫外線硬化樹脂であり、ス 20 ベーサーが樹脂系スペーサーであることを特徴とする請求項2記載の液晶パネルの製造方法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は液晶パネルの略全面にわたって表示の均一化を図った液晶パネルおよびその製造方法に関するものである。

[0002]

【従来の技術】液晶ディスプレイ装置は、液晶の初期配向方位を液晶の異方性を利用した作用により他の配向状態に変化させ、それに伴う光学的特性の変化を利用した表示装置である。従来のCRT等の表示装置に比べ低電圧駆動が可能であり、LSI駆動に適すること。低電力消費タイプであること、薄型、軽量化が可能であること等から、近年大國面化、大容量化によりOA機器への搭載を目指して開発が進められ、商品化されつつある。

【0003】現在、液晶の電場印加による配列状態の変化、即ち電気光学特性を利用した単純マトリックス方式のSTN形ディスプレイが主軸であり、アクティブマトリックス方式のTFTディスプレイがこれに続く。液晶ディスプレイは透明電極膜を形成した一対のガラス基板間に液晶を挟んだサンドイッチタイプであり、透明電極膜上には液晶を配向させるための高分子薄膜を形成させる。STN形ディスプレイの場合、基後間のセル厚は5~7μm程度であり、高分子薄膜上をラビングすること

精度を必要とする。

【0004】 波晶パネルの光学特性は、液晶分子の持つ 復屈新性、誘躍率興方性等により得られるが、結性、異 性定数等を含め、用いる液晶材料の組成、その成分比の 調整により液晶パネルの光学特性は変化する。現在様々 な液晶材料が開発されており、液晶材料の調合により望 みの特性を得ることが可能である。最終的には液晶の新 つ複屈折率 Δ n と液晶層の厚さ d の積である Δ n d と、 位相差フィルムによる光学補償機成の組合せによりパネ 10 ル特性を決定する。

【0005】光学特性が決定された液晶パネルの製造は、適富、海下工法(特開昭63-179328号公報に開示) 或は真空注入工法により所望の液晶を基板間に独特させるととにより行われ、特に液晶強下法では一方のガラス 基板上にスペーサーを分散させ、数本のシリンダ内に見意した液晶を他方のガラス基板上に一定パルスで滴下するととにより行われる工法である。

[0006]

【発明が解決しようとする課題】しかしながら、簡記スペーサーを分散した基板上に凹凸が存在する場合。スペーサー径が一様であれば基板の凹凸に応じてギャップようが発生する。現在のカラー液晶パネルに用いられてにるカラーフィルターの表示エリア国辺には表示部の視認性の向上を図るため越光層が設けられているのが一般的であり、これには、フィルター色の重ね合わせ、解料、Cェ等が用いられ、これにより選光層の部分はその厚さ分だけ表示エリアより基板上に突出し、凸部を形成する。従って同一粒径のスペーサーを散布した場合。表示エリア中央に比べその選光層との境界部分のセル厚が見くなり、これが、前記の△nd是となってパネル点灯、非点灯時に蹲度ムラとして確認される。

【0007】本発明はこの課題を解決したものであり、 基板上に選光層による凹凸が存在しても、表示エリア内 でのセル厚差に基づく弊害、即ち、解度ムラが発生する ことを防止し、バネル面内で均一な表示ができる液晶> ネルおよびその製造方法を提供することを目的とする。 【0008】

【課題を解決するための手段】本発明の液晶パネルは、 基板のパネル表示エリアに設けられた電極パターンと、 前記パネル表示エリア周辺に形成された遮光層と、これ らパネル表示エリアおよび遮光層にわたって散布された スペーサーと、前記基板間に液晶滴下工法により滴下した を設晶を検持した液晶パネルであって、前記遮光層と表 板の間に介在する前記スペーサーが圧縮された状態でシール固定され、パネル表示エリアから遮光層近傍までの セル度なが戦ー定となるよろにしたものである。

で液晶の函面を調節したべく 程度のプレチルト負を締か セル旦為が戦ー定となるようにしたものである。 PAGE 16/18 "RCVD AT 8/23/2005 2:37:29 AM [Eastern Daylight Time] " SVR:USP TO-EFXRF-6/24 " DNIS:2738300 " C8ID:8084986873 " DURATION (mm-ss):16-22 From: 8064986673

To: 00215712738300

Page: 17/18 Date: 2005/8/23 下午 02:32:39

第1頁,共1頁

(3)

特願平9-15610

品頭下工法により適下した波晶を挟持した液晶パネルをシールするシール樹脂硬化工程を、前記基板の液晶狭持面が前記スペーサーを介して相互に加圧された状態下で行い、前記越光層と基板の間に介在する前記スペーサーを圧縮した状態でシールするようにしたものである。 【○○10】

【作用】 遮光層と基板の間に介在する前記スペーサーが 圧縮された状態でシール固定されるので、パネル表示エ リアから遮光層近傍までのセル厚みが略一定となり、ギ ャップムラを解消することができる。

[0011]

【実施例】以下に本発明の一実施例について図面を参照 しながら説明する。図1は本発明の液晶パネル製造方法 に基づき製造された本発明の液晶パネルの平面図、図2 はその断面図、図3は本発明製造方法の要部の工程を示 す簡略説明図である。図1および図2において、1はセ グメント基板となるガラス盤板、2はコモン基板となる ガラス基板で、ガラス基板」にはセグメント透明電極バ ターン3、ガラス基板2にはコモン透明電極パターン4 が設けられている。5はシール材、6はポリイミドの配 向膜で、前記ガラス基板 1.2上にフレキソEP開法によ り形成され、熱硬化した後、姦面をラビングすることに より所定の配向性を得ている。この時、対向するガラス 基板 1,2間で液晶分子が240、捻れる方向に配向処理 を縋し、ガラス基板 1 には7.0μ mの同一位経のスペー サー?を均一に分散させる。他方のガラス基板2上に は、3本のガラスシリンダ内に殴引したカイラル削入り ネマティック液晶8を溶下する。この液晶の△nは0.12 とした。シール剤5には熱外線(以下UVと略す)硬化樹 脂を使用し、予めスペーサーを1.5w t %の割合で含得 させた後、スクリーン印刷によりスペーサーブを分散さ せたガラス基板1に印刷する。なお、9は遮光層で、こ の配向膜もがガラス基板1個へ突出することになる。 【0012】次に、それらのガラス基板1、2を真空チ ャンバー内で貼り合わせ、液晶パネル12の形にした後、 図3に示すステージ10上にこれを戴麗し、UVマスク11 を介してその扇道部のシール部分にUV麻射しながら、 このUV照射側と反対方向よりプレス機によりプレス板 23を加圧し、シール材5を硬化する。

【0013】このシール樹脂硬化工程が本発明の骨子で*40

*あり、このようにすると、遮光層9上のスペーサー7に 図2に7aとして示すように圧縮(預れた)状態でシール 硬化され、表示エリア中央から遮光層境界部分に至るま での液晶パネルのセル厚は略一定となって固定され、ま 示エリアとその簡優の遮光層9の凹凸により発生してい た境界部のギャップムラがなくなり、この部分の輝度2 うは全く観察されない状態となる。これに対して、通常 の手法で製造した液晶パネルを用い、境界部に発生する 輝度ムラを同じ輝度が得られる電圧差として測定した記 10 果、スタティック波形(周波数64日2の矩形波)による しきい値電圧(最大透過率を100%とした時の透過率10 %となる電圧)差としては0.1Vの輝度ムラであった。 【0014】なお、本実絡例はSTN形のパネルについ て説明したが、TFT形のパネルについても適用できる ものである。

[0015]

【発明の効果】本発明は、上記実施例から明らかなように、途光圧上のスペーサーは圧縮された状態でシールを化されているので、表示エリア中央から越光層境界部分に至るまでの液晶パネルのセル厚は略一定となって、参示エリアとの境界部のギャップムラがなくなり、また希温パネルをシールするシール樹脂硬化工程を、液晶パネルを排放する差板の液晶液持面がスペーサーを介して料互に加圧された状態下で行うことにより、表示エリアとその周辺の越光層との凹凸により発生していた卸度ムラの線い均一な液晶パネルを製造することが可能となる。

【図面の留単な説明】

【図1】本発明液晶パネルの製造方法の一実施例に基づき製造された液晶パネルの平面図である。

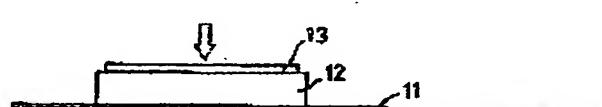
【図2】本発明液晶パネルの製造方法の一実施例に基っ き製造された液晶パネルの断面図である。

【図3】本発明液晶パネルの製造方法の要部の製造工程 を示す箇略説明図である。

【符号の説明】

1…セグメント垂板となるガラス基板。 2…コモン 板となるガラス基板、3…セグメント適明電極パター ン. 4…コモン透明電極パターン。 5…シール材、 6…配向膜。 7…スペーサー、 8…液晶。 9… 進光層、 10…UV照射ステージ、 11…UVマスク、 12…液晶パネル、 13…プレス板。

[図3]

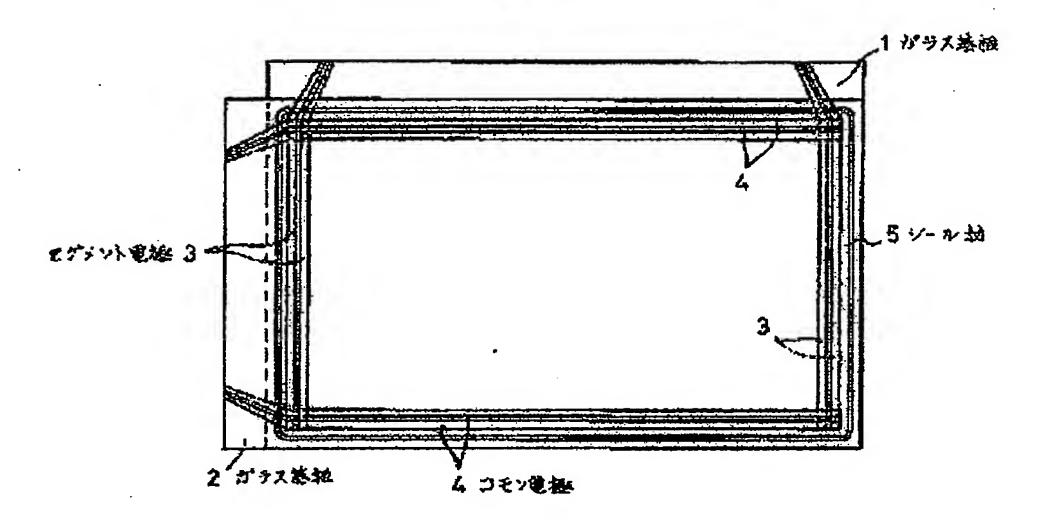


第1頁,共1頁

(4)

特開平9-15610

[図1]



[図2]

